

« به نام خدا »

## رئوس مطالب کبچ درس و تست مدار منطقی

**تذکر مهم:** سرفصلهای ذکر شده در ذیل، مربوط به درس مدار منطقی است و امکان دارد برحسب نیاز (مثلاً بدلیل حل تستهای سالهای جدید، ارائه تستهای بیشتر، تغییرات احتمالی در سرفصلهای مصوب وزارت علوم و ...) بروزرسانی شود. لازم بذکر است استفاده از این بروزرسانیهای احتمالی برای کلیه عزیزانی که این بسته آموزشی را خریداری نموده باشند، رایگان خواهد بود.

**تذکر مهم:** با توجه به تعدد زیرفصلهای ارائه شده در هر جلسه، صرفاً نام فصول تدریس شده در این دوره در فهرست ذیل ذکر شده است.

**فصل اول -** تبدیل بناها و مفاهیم سیستم های اعداد

**فصل دوم -** جبر بول و انواع روش های ساده سازی توابع بولی

**فصل سوم -** گیت های منطقی و تکنولوژی های ساخت

**فصل چهارم -** مدارهای ترکیبی

**فصل پنجم -** مدارهای ترتیبی سکرون

**فصل ششم -** تحلیل مدارهای ترتیبی سکرون

**فصل هفتم -** طراحی و تحلیل مدارهای ترتیبی سکرون

**فصل هشتم -** مدارهای ترتیبی آسکرون

**فصل نهم -** توصیف سخت افزار به زبان ورپلاک (Verilog HDL)

با آرزوی بهترینها - خانه برق (وبسایت رسمی استاد تقوی)